METHOD FOR PRINTING DOCUMENT IMAGE

Publication number: JP10031566 (A)

Publication date: 1998-02-03

Inventor(s): MCMILLAN LEANN M; HUSTON W RICE, BIMAL PATHAK, MARK R THACKRAY +

Applicant(s): Classification

HEWLETT PACKARD CO +

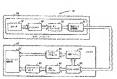
- international: B41J2/51: G06F3/12: G06K15/00: B41J2/51: G06F3/12: G06K15/00; (IPC1-7): B41J2/51; G06F3/12

- European: G06F3/12T; G06K15/10

Application number: JP19970073264 19970326 Priority number(s): US19960626223 19960329 PROBLEM TO BE SOLVED: To provide a print

Abstract of JP 10031566 (A)

system whose capability of formatting image data for a print head is determined by a host computer. SOLUTION: The host computer generates image data which are separated into beits corresponding to the belts of the print head of a printer 50 and further separated into dot arrays corresponding to print head dot arrays. Then the data are sent out to the printer and passed to the print head without being further reformatted there. The microprocessor 54 of the printer is not needed to process the data, so the necessary complexity and cost of the microprocessor system in the printer are reduced to increase the printer performance.



Also published as:

JP3936016 (B2) GB2311637 (A) US5854886 (A) DE19711674 (A1) DE19711674 (B4)

Data supplied from the espacemet database - Worldwide

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号 特開平10-31566

(43)公開日 平成10年(1998)2月3日

(51) Int.Cl.*		識別記号	庁内整理番号	FΙ		技術表示箇所
G06F	3/12			G06F	3/12	A
						В
B 4 1 J	2/51			B41J	3/10	101E

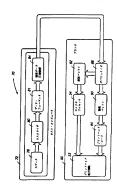
		審查請求	未請求 請求項の数1 OL (全 9 頁)
(21)出願番号	特願平9-73264	(71)出職人	590000400 ヒューレット・パッカード・カンパニー
(22)出顧日	平成9年(1997)3月26日		アメリカ合衆国カリフォルニア州パロアルト ハノーパー・ストリート 3000
(31)優先権主張番号	626, 223	(72)発明者	リーン・エム・マクミラン
(32)優先日	1996年 3 月29日		アメリカ合衆国97068オレゴン州ウエス
(33)優先權主張国	米国 (US)		ト・リン、キンパリー・ドライブ 25680
		(72)発明者	ヒューストン・ダブリュー・ライス アメリカ合衆国98680ワシントン州パンク ーパ、エヌ・イー126ストリート 6705
		(74)代理人	弁理士 觸田 次生
			鼻数質に動く

(54) 【発明の名称】 ドキュメント画像を印刷する方法

(57)【要約】

【課題】 プリントヘッドのために画像データをフォー マットする能力がホスト・コンピュータによって決定さ れるプリント・システムを提供する。

【解決手段】 ホスト・コンピュータが、プリンタのブ リントヘッドの帯に対応して、帯状に分離され、更に、 プリントヘッド・ドット列に対応して、ドット列に分離 される画像データを生成する。それから、データはプリ ンタに送り出され、そこで、更に再フォーマット化せず に、プリントヘッドに渡される。プリンタのマイクロプ ロセッサが、画像データを処理するために必要とされな いため、プリンタ内のマイクロプロセッサ・システムの 必要とされる複雑性とコストが減少し、プリンタ・パフ ォーマンスが増す。



【特許請求の範囲】

【請求項1】ホスト・コンピュータと関連プリンタでド キュメント画像を印刷する方法であって.

前記ドキュメント画像を表現するラスタフォーマットされたデータを生成するために、前記ホスト・コンピュータの中で前記ドキュメント画像をラスタライズするステップと。

前記プリンタへ前記ラスタフォーマットされたデータを 送り出すステップと、

前記ラスタフォーマットされたデータを前記プリンタ内 10 で有意な再フォーマット化をせずに、プリントヘッドの 付勢を制御するために前記プリンタ内の前記プリンタへ ッドに前記ラスタフォーマットされたデータを渡すステ ップと、を有する前記方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、プリンタに関連 し、特に、基本的なドキュメントを左右に帯状に印刷す るプリンタに関連する。

[0002]

(従来の技術) コンピュータ・ブリンタは、一般的に、 プリンタ特性とは瞬間のフォーマットとプロトコルを使 用するデータを受け取るように設計されている。例え ば、別期のプリンタはアスキー(A S C I I (Merican Standard Code for InfornationIntertenage) 込 うな、文字型指向のフォーマットのデータを受け取り、 実数記号がそれぞれてまたは8 ピットで、表現されてい た。

【0003】プリンタがより洗練され、単純な英数データに加えてグラフィック情報を伝達することが望れる 30 まかになった。酸々なプロトコルは、この様な情報を伝達するために開発された。そのようなプロトコルの一つに、PCL(プリンタ制調音語)がある。PCLはそれを使用するプリンタと共に、ヒューレットパッカード社によって開発された。これらのプリンタの流行によって、PCLは、コンピュータがブリンタの機械的性の加減を持つことを要求することなく、コンピュータがラスタライズされたグラフィックスをプリンタに印刷することができるようにしている。

[0004] 図1は、ホスト・コンピュータ10とプリンタ12を有する一般的なコンピュータ・システムのアーキテクチャを図示する。ホスト・コンピュータは、コンピュータのオペレーティング・システムに依存するフォーマットで、アプリケーション・プログラムからプリント制御コマンドと随家ゲータを受け取るスプーラ (spoole r)・プログラム14を持つ。スプーラ・プログラムは、本質的に、コマンドとデータがより大量に処理され、プリンタに送り出されるまで、コマンドとデータをメモリの中で記憶するデータ・パッファである。このようなス

2 ブーリングによって、アプリケーション・プログラム は、プリンタがコマンドとデータを受け取るのを待つ必 要がなくなる。

[0005] スプーラ14から、制御コマンドとデータ は、ラスタライザ16に送られる。ラスタライザは、画像 データをラスタライズされたドキュメント画像な変換す る。このドキュメント画像は、通常、ドット輝度やカラ ー・パリューの2次元のアレイを含むビットマップ・ド キュメント画像である。

【0006】次に、ラスタライズされたドキュメント面像は、PCLエンコーダ18に提供される。PCLエンコーダは、ラスタライズされたドキュメント画像をPCLフォーマットに変換し、それを1/0チャネルを選じてブリンタ12に送る。PCLフォーマットされた頭像は、制御コマンドと面像データの両方を含む。大部分の場合、1/0チャネルは、シリアル又はパラレル・プリンタ・インターフェースである。

【0007】プリンタ内で、PCLデコーダ22は、PC Lフォーマットされたドキュメント画像をある形式のラ

20 スタライズされた画像に逆変換する。また、PCLデコーダは、実際の画像データから色調や制御情報を切り離すような他のオペレーションを実行することもある。実際の変換は、プリンタのプリント・メカニズムやプリントハッドの特性に依存する。

【0008】関2は、12億のインクジュット・ノズルを持つ単一カラー・プリントへッド300種成を示す図である。図20中の各々の円は、プリントへッドに関し、下に敷かれたペーパ・シート上のインク・ドットの存在し得る顔板を表している。点線の斜線のない円が基本的なペーパ上に介在しているドット領域を示し、斜線を付けられた円は、プリントへッド300/ズルの位置を示

す。 【0009】ここで、ノズルは、左右のノズル列で示されるように、間隔をあけられた2つの列で配列される。 この例では、ノズル列は、11ドットの間隔で隔てられ

【0010】全ての存在し得るドット領域を印刷するために、プリントへッドは、帯状に雑返して基本的なペーパを横切って左右に移動する。各々の帯は、12行のド40ットを含む。帯に沿った単一プリントへッド領域で、左

のノズル列が印刷されるドキュメントの列×に対応する と同時に、右のノブル列がドット列×十川に対応する。 たのノズル列のノブル列のメブルドロンスが 数のドット行の上に垂直に位置決めされると同時に、右 のノズル列のノズルが奇数のドット行の上に垂直に位置 決めされる。

r)・ブログラム4を持つ。スプーラ・ブログラムは、本質的に、コマンドとデータがより大量に処理され、ブ リンタに送り出されるまで、コマンドとデータをメモリ の中で記憶するデータ・バッファである。このようなス 50 ルの全てが、同時に付勢(強射)される場合がある。も (3)

ちろん、各々のノズルの実際の噴射は、ホスト・コンピ ュータから送り出されたラスタライズされたデータに依 存する。ブリントヘッドの帯では、左のノズル列が偏数 のドット行を印刷するために使用されると同時に、右の ノズル列が奇数のドット行を印刷するために使用され

3

○0012] プリントヘッドが関々のドット領域を印刷する順序に応じて適切に要求された順序で、プリントヘッド又はプリントへッドを操化している回路へ、ラスタライズされたデータを供給しなければならない。 従って、ラスタライズされたデータは、プリントへッドの帯に対応するデータ帯に分離されなければならない。 また、ラスタライズされたデータは、更にプリントヘッド・ノズルの開展を返するうと前とがある。 別えば、列x及び列x+11のデータはまとめられて、ほぼ同時に、プリントヘッド・コントローラに送り出さればればならない。 例えば、列x及び列x+11のデータはまとめられて、ほぼ同時に、プリントヘッド・コントローラに送り出されなければならない。

【0013】図1に戻って、ラスタライズされたデータ を再編成するこのタスクは、ブリンタ12内のデータ・フ ォーマッタ2化によって実行される。画像データが実際の 20 印刷のためにプリントへッドへ送り出される前に、デー タ・フォーマック2化、画像データを再編成し、必要に 応じてそれをプリントへット電子回路に送り出す。

【受明が解決しようとする護題】しかしながら、図1の 従来のアーキテクチャは、多くの長所を有すると同時 に、有効なマイクロブロセッサ・バンド軸とデータ・メ モリによって着信画像データを順帯に処理することが必 要であるという欠点を有する。最適なクイミングでブリ ントヘッドに発信するために、変数と1再掲載でおるよ 30 方に、着信データの各々のバイトは、活動られ、記憶さ れ、適宜処理されなければならない。マイクロブロセサ の負債を減少し、それによってプリンタ内のマイクロブ ロセサ及び関連するハードウェアの複雑性とコストを減 少することが望まれる。

【0015】従って、本発明の目的は、プリントヘッド のために画像データをフォーマットする能力がホスト・ コンピュータによって決定されるプリント・システムを 提供することである。

[0016]

【護題を解決するための手段】ホスト・コンピュータが、ブリンタのプリントへッドの帯に対応して、帯状にがした。 ブリント・ッドの帯に対応して、帯状にて、ドトリーのでは、アリント・ットリーのでは、アリント・ットリーのでは、アリント・ットリーのでは、アリント・ットリーのでは、アリント・ットに渡される。 ブリンタのマイクロプロセッサが、海像テストラを処理する ために必要とされるが終め、ブリンタ内のマイクロブロッサ・システムの必要とされる複雑性とコストが減少し、ブリンタ・バフォーマンスが増す。

[0017]

【発明の実施の形態】本発明は、図2を参照して上述したような1つ又は複数のプリントへッドを有しているプリンタで利用される。各ののプリントへッドは、複数のノズル双はピン解域を持ち、一般的に、2以上の線に間無をあけられたドット又はノズル列で構成される。プリントペッドの全てのノズル又はピンは、印刷される両線の細部に基づいて、同時に、あるいは、ほとんど同時に付数することができる。

4

10 【0018】ここで説明する実施形態は、カラー・インク・ジェット・ブリンタである。そのブリントへッドは、深紅色、シアン色、黄色といったような異なるカラーを印刷するためのノズルを有する。 【0019】図3は、従来のカラー・ブリントへッド40

の典型的なレイアウトを示す。プリントハッド40は、3 のカラーを印刷するために使用される。6つの類は、間 屬をあけられたノズル又はドット列を有する。/ メズル列 は対に配別され、各々の対のノズル列は図2の単一・ズイ ルのように配列される。即ち、別の一つが偶数のドット 行を印刷するために位置決めをされ、他の列が奇数のドット では、第1のカラーを印刷するために使用される。ノズル列の 第1の対2は、第1のカラーを印刷するために使用される。ノズル列の第2の対4はは、第2のカラーを印刷するために使用される。として、ノメル列の第3の対当に あ3のカラーを印刷するために使用される。各々の対の のまった。1911年11日により、インルの対 は、帯状に軸近し基本的なペーパ・シートを模切る整備 のように、左右に移動するために、一体として複算式 のように、左右に移動するために、一体として複算式 のように、左右に移動するために、一体として複算式 のように、左右に移動するために、一体として複算式

D る。全ての列のノズルは、同時に、あるいは、ほとんど 同時に噴射することができる。各々の帯は、決められた 数のドット行をペーバに印刷する。図3のブリントヘッ ドの例では、各々の帯は、12ドットである。

【0020】 図4は、本2秒のプリンタ50の好意な表類を示す。プリンタ50は、上述のように図3で参照されたような構成のプリントへッド52を持つカラー・インク・ジェット・プリンタである。プリンタ、複数のプリントへッドを持つインク・ジェット・プリンタ、複数のプリントへッドを持つインク・ジェット・プリンタ、スはドットマトリクス・インパクト・プリンクのような他の型式を使用しているドット下リックスであって

ているドットマトリックス印刷技術のプリンタであって もよい。プリントペッド524、プリンタ50の論理提覧と プリントペッド520電子機械装置の間をインタフェース するプリントペッド電子回路53に接続している。プリン トペッド電子回路53は、例えば、プリントペッドを移動 するたの回路や個々のノズルを噴射するための回路を向 む。一般に、プリントペッド電子回路53をれ自身は、有 効な論理機能を実行しない。むしろ、それは、プリンタ のと適から信号を受け取り、それら信号をプリント ペッドのいろいるな電子機能装置を操作するための信号 に変換する。

[0021] ブリンタ50は、マイクロプロセサ54を含む。マイクロブロセサ54を含む。マイクロブロセッサ54は、プログラム能であり、メモリからプログラム命令を読んで、直列に実行する。 ブリンタ50において、これらの命令が、いろいちな制御機能を実行し、マイクロプロセッサは、一定のプリントへッド機能が制御可能をようにブリントヘッド電子回路55に接続される。

[0022] マイクロプロセッサ54とは個別に、プリンタは、プリンタ内の30前間機能を実行する間定ゲー 16 施理又は施理回路50を有する。固定ゲー 16 無理のは施理回路50を有する。因定ゲート論理56は、プログラム可能でなく、プログラム向令を説取ったり実行したりしない。ここで記述された固定ゲート論理56は、特定用途向け集積回路(ASIC)として実行される。

【0023】マイクロプロセッサ54と固定ゲート論理56 の両方が、プリントヘッド電子回路53と、アドレス可能 メモリ・アレイ又はパッファ58とをアクセスするため に、接続される。メモリ58には、ダイナミックRAMが 使用される。

【0024】 関定ゲート論型56は、マイクロプロセッサ 54と強立して、1つ又は複数の1/0チャネル又はポートの2を選じ、ホスト・コンピュータから命令とラスタ フォーマットされたデータを受信するために接続され る。1/0チャネルのは、多くのプリンタによって使用 されるような、パラレル、あるいは、シリアル通信ボートである。使用において、それは、ホスト・コンピュー タのような外部質数からラスタフォーマットされたデータのような外部質数からラスタフォーマットされたデータを受信するたい接続され、このラスタフォーマット されたデータは、印刷されることになっているドキュメ 30 ント画像を表している。固定ゲート論型のは、マイクロ ブロセッサがよこを処理なした。ラスタフォーマットさ れたデータをプリントへットに彼すように構成されている る。このことは、画像データがフォーマットされている たの可能となる。

6 り、マイクロプロセッサとマイクロプロセッサに関連し た装置の複雑性とコストを大幅に削減する。

【0026】図5は、本発明のコンピュータとプリンタ のシステム70を示す。システムは、従来のパーソナル・ コンピュータのようなホスト・コンピュータ72を含み、 プリンタ・ドライバを供給するオペレーティング・シス テムを実行している。このようなオペレーティング・シ ステムを使用している場合、アプリケーション・プログ ラムは、オペレーティング・システムに関連し▽は拘束 されるプリンタ・ドライバにプリント命令を送り出す。 プリント命令は、オペレーティング・システムに依存 し、個別のプリンタには依存しないフォーマットとなっ ている。プリンタ・ドライバは、コンピュータで使用さ れるどのようなプリンタにも適合するように、オペレー ティング・システムの構成の中で選択される。プリンタ ドライバは、アプリケーション・プログラムからのプ リント命令を受け取り、それらを、使用されている個別 のプリンタに適合した命令に変換する。 【0027】ホスト・コンピュータ72は、プリンタ・ド

20 ライバを有する。プリンタ・ドライバは、ソフトウェア モジュールとして実行され、特にプリンタ50に関連し て使用するために構成される。プリンタ・ドライバは、 アプリケーション・プログラム及びプログラムからのプ リント命令を受け取って、それらの命令を、プリンタ50 が理解できるデータとコマンドに変換する。プリント命 令は、アプリケーション・プログラムが印刷しようとし ているドキュメント画像と関連する。本発明によれば、 プリンタ・ドライバは、関連プリンタが最小の処理とな るような方法で画像データをフォーマットする。これ は、帯カッティング(cutting)・ステップと、更に各 々のプリントヘッドの帯内でドット列を配列するステッ プとを含む。これらのステップを、以下に説明する。 【0028】プリンタ・ドライバは、アプリケーション プログラムからプリント命令を受信しバッファリング するスプーラ78含み、また、ラスタライザ80を含む。ラ スタライザ80は、プリント命令を受け取って、プリント 命令によって表されたドキュメント画像をラスタライズ するステップを実行する。これによって、ピクセル・パ ターンかピットマップ画像の中で、ピクセル又はドット 40 の2次元マトリックスに対する輝度又はカラーを示すう スタ・フォーマットされたデータを得る。概念的に、ラ スタフォーマットされたデータは、3 而ビット・アレイ を含む。印刷ページ上の各々のドット位置において、ア レイ中の対応する位置は、シアン色、深紅色及び黄色の ノズルがそのドット位置でそれぞれ噴射されるかどうか を示す3つのデータビットを有する。ドキュメント画像 をラスタライズする機能は、全体的にドキュメント画像 のために、あるいは、以下の機能による要求として、両 像の増分量のために実行される場合がある。

オーマッタ81を含む。データ・フォーマッタ81は、従来 のプリンタ内で実行された多くのステップを実行する。 特に、データ・フォーマッタ81は、ドキュメント画像デ ータを、直接プリントヘッド電子装置に渡すことができ るフォーマットに再編成して、再処理する。

7

【0030】図6は、データ・フォーマッタ81によって 実行されるステップを示す。最初のステップ82で、ラス タライズされたデータを、ドキュメント画像を印刷する ために使用される個別のプリンタ上のプリントヘッドの て参照されるこのステップは、プリンタ50によって単一 の帯の中で、印刷されるそれらのドット行を識別する必 要がある。図3の中で示されるように構成されたプリン トヘッドを使用しているプリンタのために、データ帯 は、ドット行 i から i + 1 1までの 1 2 行のラスタライ ズされたデータから成る。

【0031】ステップ84で、各々のデータ帯内で、個々 のプリントヘッド・ドット列に対応するラスタフォーマ ットされたデータを分離し配列する。データは、ドット 列データ・プロックに分離される。各々のそのようなブ 20 ロックは、プリントヘッドの1つ又は複数の連続した位 置で、プリントヘッド・ノズルの単一列の噴射を制御す るのに必要なデータを含む。単一位置でのプリントヘッ ドの第1列xに対応するドット列データ・プロックは $Fy \vdash (x, i), (x, i+2), (x, i+4).$ (x, i+6), (x, i+8), 及び(x, i+1) に対するデータから成る。ここで、ドット(a、 b) は、a列b行に置かれる。プリントヘッドの第2列 に対応する他のドット列データ・プロックは、ドット (x+11, i+1), (x+11, i+3), (x+30)11, i+5), (x+11, i+7), (x+11, i+7)i+9)、及び(x+11、i+11)に対するデータ から成る。

【0032】更に、ステップ86で、プリンタによって要 求された個別の順番でドット列データ・ブロックを配列 する。以下に記述されるように、プリンタは本質的に再 フォーマット化なしで、着信データを処理する。それ は、個別のフォーマットと順序 (一般に、プリントヘッ ドがドキュメント画像上を横断する間、プリンタ50のプ リントヘッドによって必要とされるデータと同じ順序) で、ホスト・コンピュータからラスタライズされたデー タを受信するのを待つ電子的ハードウェアを含む。デー タは、ホスト・コンピュータの中のプリンタ・ドライバ によって、このフォーマットで配列され、従って、プリ ンタ・ハードウェアは、データを最も効果的に使用する ことができる順序で、そのデータを受信する。

【0033】 プリントヘッド又はブリントヘッドの制御 電子回路に直接送られるように配列される、ラスタライ ズされた画像データを生成することに加えて、データ・

8 生成する。この制御情報は、印刷可能な画像データを、 印刷されるページ上のどこにどのようにして配置するか **をプリンタに示す。**

【0034】画像データが、上述のようにフォーマット され処理された後、それはパケット化されて、それから 圧縮装置94(図5)によって圧縮される。ランレンゲス のコード化のような、複数の異なる技術は、圧縮に使用 することができる。

【0035】ホスト・コンピュータ70は、上記の機能が 帯に対応するデータ帯に分離する。帯カッティングとし 10 実行された場合、圧縮されたラスタフォーマットされた 画像データと制御情報をプリンタ50に送るためのシリア ル又はパラレル・プリンタ・ポートのような 1/0チャ ネル(図示しない)を含む。

> 【0036】図5の下の部分で示されるように、プリン タ50内で、画像データとコマンドは処理される。画像デ ータ及びコマンドが、制御情報からラスタフォーマット された画像データを分離するデパケッタイザ (denacker izer) で最初に受信され、画像データと制御情報をそれ ぞれ画像バッファ90と制御バッファ92の中に記憶するた

めのDMA (直接メモリ・アクセス (Direct Memory Ac cess))を使用する。デパケッタイザは、固定ゲート論 理56(図4)内の回路によって実行される。パッファ90 及び92は、DRAM58の中に置かれる。

【0037】マイクロプロセッサ54は、制御バッファ92 からコマンドと制御情報を検索し、それに応じて、プラ テン (platen) の前進やプリントヘッド紙送り機構の動 作のような、プリンタ内でのいろいろな動きをセット・ アップして始動する。プリントヘッド・ロード装置94と してここで参照される固定ゲート論理56内の装置は、画

像バッファ90からラスタ・データを検索し、それを展開 (decompress) し、本質的な再フォーマット化なしでプ リントヘッド電子回路にそれを渡す。プリントヘッド・ ロード装置94は、最適な間隔でプリントヘッドにデータ を提供するためにプリントヘッド動作に対応する。画像 データがホスト・コンピュータ70を出る前にプリンタ・ ドライバ76によって配列されるため、データの割込け 必要とされない。

【0038】実際には、プリントヘッド・ロード装置94 は、更に、適切な速度でデータをプリントヘッドに提供

40 するためにバッファを利用する。特に、ロード装置94 が、プリントヘッド52の各々のノズル列のために、一対 のバッファ(スイング・パッファ)を利用する。これら のパッファは、高速の静的メモリの中で実行される。各 々のパッファは、ノズル列のノズルの数に等しい患行き を有し、8ビットの任意の幅を有しているビット・アレ イである。

【0039】図7は、ノズルの単一列(図3の左端の 列) のための、一対のスイング・パッファ100及び102を 示す。各々のパッファは6つの行を有し、各々の行はノ フォーマッタは、画像データに伴うプリンタ制御情報を 50 ズルの列のノズルに対応する。各々のパッファの各々の 行は、8ビット幅であって、個々のノズルのために、ド キュメント画像の8つの連続ドット列に対応して8つの 連続するプリントヘッド位置で、データを保持する。

【0040】ロード装置94は、画像パッファ90から第2 のスイング・バッファ102へロードすると同時に、第1 のスイング・バッファ100からプリントヘッドヘデータ を供給する。8ビットの全てが、第1のスイング・バッ ファから使用されたとき、バッファの役割が切換わる。 第1のスイング・バッファが、プリントヘッド・データ のための資源として使用されると同時に、ロード装置は 10 ダイナミック・メモリから第2のスイング・パッファを ロードする。画像データが画像パッファ90からプリント ヘッドへ移されるまで、この手順が繰り返される。同じ 様な処理が、平行して、プリントヘッドの各々のノズル 列のために実行される。ロード装置94によって、直接ス イング・バッファに移すことができるように、プリンタ ドライバは、スイング・バッファのサイズに対応する ドット列データ・ブロックの中のラスタライズされたデ ータを、有効にフォーマットする。

【0041】 ここで記述されたプリンタ・アーキテクチ 20 て、ラスタフォーマットされたデータをドット列データ ャの一つの有効な点は、プリンタのマイクロプロセッサ が画像データを処理する必要はないということである。 これは、プリンタ・ハードウェア要求を減少し、それに 伴ってコストを削減し、更に、PCLプリンタと同等の パフォーマンスを可能とする。PCI.プリンタにおい て、帯管理は、プロセッサ・バンド幅の有効な部分を使 用しなくなる。しかしながら、ここで、マイクロプロセ ッサはこの負荷から解雇され、希少な高価なマイクロプ ロセッサの使用を可能とする。マイクロブロセッサがP CLデータを復号するように、PCLプリンタも、付加 30 的RAMにデータの中間形式を記憶することを要求す る。更に、この要求は、上述されたアーキテクチャによ って排除される。また同様に、PCLデコード命令が必 要とされないので、本発明のプリンタは、少ないROM で充分なものとなる。更に、プリントヘッドヘデータを 提供するこの方法は、データ・パスの中でフォント・メ モリに対する要求を削除する。これらの特徴は、直接コ ストの低下に反映される。

【0042】本発明は例として次の実施態様を含む。

画像を印刷する方法であって、ドキュメント画像を表現 するラスタフォーマットされたデータを生成するため に、ホスト・コンピュータの中でドキュメント画像をラ スタライズするステップと、プリンタヘラスタフォーマ ットされたデータを送り出すステップと、ラスタフォー マットされたデータをプリンタ内で有意な再フォーマッ ト化をせずに、プリントヘッドの付勢を制御するために プリンタ内のプリンタヘッドにラスタフォーマットされ たデータを渡すステップと、を有する前記方法。

タに送り出す前に、プリンタヘッドの帯に対応して、ラ スタフォーマットされたデータをデータ帯に分離するス テップを含む(1)記載の方法。

【0.043】(3) プリントヘッドは1つ又は抑数のド ット列を有し、更に、ラスタフォーマットされたデータ をプリンタに送り出す前に、プリンタヘッド・ドット列 に対応して、ラスタフォーマットされたデータをドット 列データ・プロックに分離するステップを含む(1)記 載の方法。

- (4) プリントヘッドは1つ又は複数のドット列を有 し、更に、ラスタフォーマットされたデータをプリンタ に送り出す前に、プリンタヘッドの帯に対応して、ラス タフォーマットされたデータをデータ帯に分離するステ ップと、各々のデータ帯内で、プリンタヘッド・ドット 列に対応して、ラスタフォーマットされたデータをドッ ト列データ・プロックに分離するステップとを実行する (1) 記載の方法。
 - (5) 更に、ラスタフォーマットされたデータをプリン タに送り出す前に、プリンタヘッド・ドット列に対応1.
- ・プロックに分離し、それによって、プリンタが特別な 順序でドット列データ・プロックをアクセスするステッ プと、プリンタによってアクセスされる特別な順序で. プリンタにドット列データ・プロックを送り出すステッ プと、を実行する(1)記載の方法。
 - 【0044】(6) 更に、ラスタフォーマットされたデ ータをプリンタに送り出す前に、プリンタヘッドの帯に 対応して、ラスタフォーマットされたデータをデータ帯 に分離しするステップと、各々のデータ帯内で、プリン タヘッド・ドット列に対応して、ラスタフォーマットさ
 - れたデータをドット列データ・プロックに分離し、それ によって、プリンタが特別な順序でドット列データ・ブ ロックをアクセスするステップと、プリンタによってア クセスされる特別な順序で、プリンタにドット列データ ブロックを送り出すステップと、を実行する(1)記 載の方法。
- (7) ラスタフォーマットされたデータをプリンタに送 り出す前に、それを圧縮するステップと、。ラスタフォ ーマットされたデータをプリンタヘッドに渡す前に、そ (1) ホスト・コンピュータとブリンタでドキュメント 40 れを展開するステップと、を有する(1) 記載の方法。
 - (8) 更に、プリンタ制御情報をラスタフォーマットさ れたデータと共にプリンタに送り出すステップを含む
 - (1) 記載の方法。
- 【0045】(9) ホスト・コンピュータとプリンタで ドキュメント画像を印刷する方法において、プリンタ は、複数の左右に間隔のあいたドット列を備えるプリン タヘッドを有し、ドキュメント画像を表現するラスタフ オーマットされたデータを生成するために、ホスト・コ ンピュータの中でドキュメント画像をラスタライズする (2) 更に、ラスタフォーマットされたデータをプリン 50 ステップと、ブリンタヘッドの帯に応じて、ラスタフォ

ーマットされたデータをデータ帯に分離するステップ と、各々のデータ帯内で、プリンタヘッド・ドット列に 対応して、ラスタフォーマットされたデータをドット列 データ・プロックに分離するステップと、プリンタヘド ット列データ・ブロックを送り出すステップと、を有す る前記方法。

11

- (10) 更に、プリンタ制御情報をドット列データ・ブ ロックの配列されたグループと共にプリンタに送り出す ステップを含む(9)記載の方法。
- ックをアクセスし、更に、プリンタによってアクセスさ れる特別な順序で、プリンタにドット列データ・ブロッ クを送り出すステップと、を有する(9)記載の方法。
- (12)更に、プリンタ・ドライバをホスト・コンピュ ータ上で実行するステップを含み、プリンタ・ドライバ は、ラスタライズするステップと分離するステップを実 行する、(9)記載の方法。
- 【0046】(13)プリンタであって、プログラム可 能マイクロプロセッサと、外部資源からドキュメント画 像を表現するラスタフォーマットされたデータを受信す 20 ッドのノズル領域を示している図である。 る1又は複数の1/0ポートと、マイクロプロセッサか ら独立して、プログラム可能マイクロプロセッサとは個 別に1/0ポートを通じてラスタフォーマットされたデ ータを受信するために接続されている論理回路であっ て、プリントヘッドと、プログラム可能マイクロプロセ ッサによる処理をしないで、ラスタフォーマットされた データをプリントヘッドへ渡すように構成された論理回 路を有するプリンタ。
- (14) 論理回路は、プログラム可能でない(13)記 載のプリンタ。
- (15)更に、論理回路は、プリントヘッドの帯に対応 して、データ帯の中のラスタフォーマットされたデータ を受信するように構成された(13)記載のプリンタ。 【0047】(16)プリントヘッドは、複数の左右に 間隔のあいたドット列を有し、更に、論理回路は、プリ ントヘッド列に対応して、ドット列データプロックの中 のラスタフォーマットされたデータを受信するように構 成される。(13)記載のプリンタ。 (17) プログラム可能マイクロプロセッサは、I/O
- ポートを通じてプリンタ制御情報を受信するために接続 40 88 デパケッタイザ され、プリンタ制御情報に応じて、プリンタヘッドの移 動を制御する、(13)記載のプリンタ。
- (18) 論理回路は個別のフォーマットでラスタライズ されたデータを想定し、更に、プリント・システムはホ

スト・コンピュータを有し、ホスト・コンピュータは論 理问路によって想定される個別のフォーマットで、ラス タライズされたデータをプリンタに送り出すプリンタ・ ドライバを含む、(13) 記載のプリンタ。

[0048]

【発明の効果】本発明によると、プリントヘッドのため に画像データをフォーマットする能力がホスト・コンピ ュータによって決定されるプリント・システムを提供す ることができ、プリンタのマイクロプロセッサが、面像

(11) プリンタが特別な順序でドット列データ・プロ 10 データを処理するために必要とされないため、プリンタ 内のマイクロプロセッサ・システムの必要とされる複雑 性とコストが減少し、プリンタ・パフォーマンスが増 す.

【図面の簡単な説明】

【図1】従来のホスト・コンピュータとプリンタを含む プリント・システムのブロック図である。

【図2】従来のプリントヘッドのノズル領域を示す図で ある。

【図3】本発明で利用される従来のカラー・プリントへ

【図4】本発明のプリンタの要部を示しているブロック 図である。

【図5】本発明のプリント・システムの論理装置と構成 を示しているブロック図である。

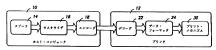
【図6】 プリンタに送る前の、画像データをフォーマッ トするホスト・コンピュータで実行されるステップを示 すフローチャートである。

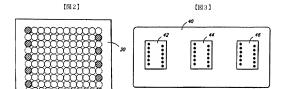
【図7】本発明の一対のスイング・バッファを示す図で ある。

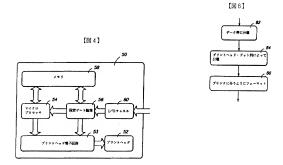
30 【符号の説明】

- 50 プリンタ
- 53 プリントヘッド電子回路
- 54 マイクロプロセッサ
- 70 コンピュータ及びプリンタ・システム
- 72 ホスト・コンピュータ
- 78 スプーラ
- 80 ラスタライザ
- 81データ・フォーマッタ
- 8 4 画像データ圧縮装置
 - 90 画像パッファ
 - 92 制御パッファ
 - 94 プリントヘッド・ロード

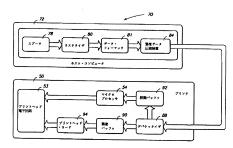
[図1]



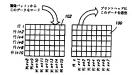








[図7]



フロントページの続き

(72)発明者 バイマル・パサック

アメリカ合衆国98607ワシントン州カマス、 エヌ・ダブリュー・コロンピア・サミッ ト・ドライブ 1924 (72)発明者 マーク・アール・サックレイ アメリカ合衆国98686ワシントン州バンク

ーパ、エヌ・イー115サークル 3019